ZRT 智锐通

MMR3500B6-12G V2

MXM 显卡

USER Manual V2.0

USER MANUAL

用户手册

Shenzhen ZRT Technology Co., Ltd
深圳智锐通科技有限公司

www.zrt-tech.com

声明

本使用说明书内容如有变更，恕不另行通知。本公司并不对本使用说明书之适用性，适合做某种特殊用途之使用或其他任何事项做任何明示，或做其他形式之保证或担保。因此本公司将不对手册内容之错误，或因增减展示或以其他方法使用本手册所造成之直接，间接，突发性过、或继发性之损害负任何责任。

版权声明：

版权所有----深圳智锐通科技有限公司。未经本公司许可或依著作权法之规定许准，不得复制，节录和翻译使用说明书之任何内容。

⚠ 安全须知

1	产品使用前，务必仔细阅读产品说明书。
2	对未准备安装的板卡，应将其保存在防静保护袋中。
3	在从包装袋中拿板卡前，应将手先置于接地金属物体上一会儿，以释放身体及手中的静电。
4	在拿板卡时，需佩带静电保护手套，并且应该养成只触及其边缘部份的习惯。
5	主板与电源连接时，请确认电源电压。
6	为避免人本被电击或产品被损坏，在每次对主板、板卡进行拔插或生新配置时须先关闭交流电源或将交流电源线从电源插座中拔掉。
7	在对板卡进行搬动前，先将交流电源线从电源插座中拔掉。
8	当您需连接或拔除任何设备前，须确定所有的电源线事先已被拔掉。
9	为避免频繁开关机对产品造成不必要的损伤,关机后,应至少等待30秒后再开机。
10	设备在使用过程时出现异常情况，请找专业人员处理。

目录

1.Specifications 5
2.Supported CPU Platforms 6
3.Block Diagram 7
4.Connector Pinout 8
5.MXM Connector 10
6.Power Group 10
7.Power Sequencing 11
8.Module Power Down and Power Up 11
9.Reset Requirements 12
10.DisplayPort Interface 12
11.DVI/HDMI on DP Interface 13
12.Thermal 14
13.Install Video 15
14.Driver 15
15.Performance 16
16.Dimensions 17
17.Photo 17
18.Cooling Option 18
19.Question 18
20.Part Number 19
21.Label 19

1.Specifications

Model	MMR3500B6-12G V2
GPU Architecture	NVIDIA Ada Lovelace
Graphics Processing Unit	NVIDIA Quadro RTX3500 Mobility
Bus Type	MXM3 .1/up to PCI Express 4.0 x16
Graphics Clock	1725MHz/2250MHz(Boost)
Memory Size	12G 192bit GDDR6
Memory Clock	2250MHz(18.0Gbps)
Memory Bandwidth	432.0GB/s
Display Features	DP_A: Display Port1.4++ DP_B: Display Port1.4++ DP_C: Display Port1.4++ DP_D: Display Port1.4++
Single Max Resolution	7680*4320@120Hz
Number of Output Channel	4
Board Power	115W(Option 80W)
Board Dimensions	MXM Graphics Module Version 3.1 Type B(105*82mm)
Operation System	Windows 11/10 64bit、Linux
VIN Range	DC 12~19V,3.3V&5V+/-5%
Operating Temperature	0~45℃(Option -20℃)
Storage Temperature	-20~75℃
Operating Humidity	0~95%(non-condensing)
Storage Humidity	10~90%

Render Config	
Shader Processing Units	5120
Tensor Core	160
RT Core	40
TMUs	160
ROPs	64
SM Count	40
L1 Cache	128KB(per SM)
L2 Cache	48MB

Theoretical Peformance	
Pixel Rate	236.9GPixel/s
Texture Rate	643.0GTexel/s
Single Precision FLOPS(AIDA64)	23845GFLOPS
Double Precision FLOPS(AIDA64)	372.5GFLOPS

Graphics Features	
DirectX	12 Ultimate(12_2)
OpenGL	4.6
OpenCL	3.0
Vulkan	1.3
Shader Model	6.7
CUDA	8.9
Video Playback	H.265, VC1, MPEG2 1080P

Surround(Landscape)	Surround(Portrait)
2*1(3840*1080@60Hz) 1*2(1920*2160@60Hz) 3*1(5760*1080@60Hz) 1*3(1920*3240@60Hz) 4*1(7680*1080@60Hz) 1*4(1920*4320@60Hz) 2*2(3840*2160@60Hz)	2*1(2160*1920@60Hz) 1*2(1080*3840@60Hz) 3*1(3240*1920@60Hz) 1*3(1080*5760@60Hz) 4*1(4320*1920@60Hz) 1*4(1080*7680@60Hz) 2*2(2160*3840@60Hz)

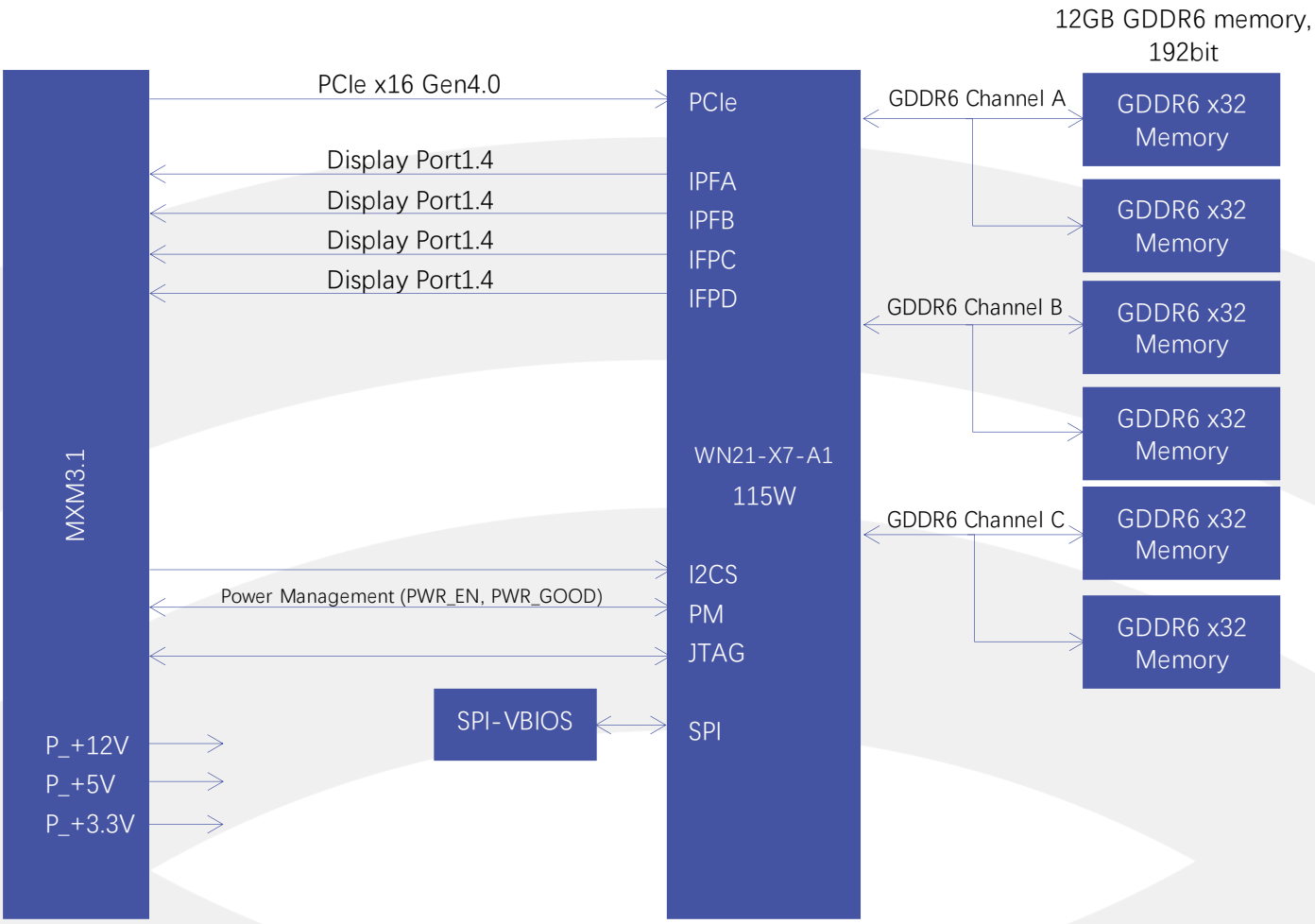
**Total resolution based on every display resolution is 1920*1080@60Hz.*

2.Supported CPU Platforms

Brand Name	Intel Support	AMD Support
RTX 5000m	H/HX/P/PX/S Class	H/HS Class
RTX 3500m	H/HX/P/PX/S Class	H/HS Class
RTX 2000m	H/HX/P/PX/S/U Class	H/HS/U Class

- NVIDIA recommends 1Rx8 or 2Rx8 system memory configuration.
- Must use dual channel, 2x 8GB or 2x 16GB DDR4/5 DIMM system memory for RTX5000m/3500m/2000m embedded GPU design.

3.Block Diagram



Motherboard Design Note: https://drive.weixin.qq.com/s?k=AAAADgeKABAflNJTZm

4.Connector Pinout

Table 4.1 and Table 4.2 list the connector pinout.

Table 4.1 Connector Pinout

Pin	Signal Name	Pin	Signal Name	Pin	Signal Name	Pin	Signal Name
E1	PWR_SRC	E2	PWR_SRC	75	PEX_RX11	76	GND
E3	GND	E4	GND	77	GND	78	PEX_TX10#
1	5V	2	PRSNT_R#	79	PEX_RX10#	80	PEX_TX10
3	5V	4	WAKE#	81	PEX_RX10	82	GND
5	5V	6	PWR_GOOD	83	GND	84	PEX_TX9#
7	5V	8	PWR_EN	85	PEX_RX9#	86	PEX_TX9
9	5V	10	27MHZ_REF	87	PEX_RX9	88	GND
11	GND	12	GND	89	GND	90	PEX_TX8#
13	GND	14	LVDS_U_HPD	91	PEX_RX8#	92	PEX_TX8
15	GND	16	JTAG_TESTEN	93	PEX_RX8	94	GND
17	GND	18	PWR_LEVEL	95	GND	96	PEX_TX7#
19	PEX_STD_SW#	20	TH_OVERT#	97	PEX_RX7#	98	PEX_TX7
21	VGA_DISABLE#	22	TH_ALERT#	99	PEX_RX7	100	GND
23	N/A	24	TH_PWM	101	GND	102	PEX_TX6#
25	N/A	26	GPIO0	103	PEX_RX6#	104	PEX_TX6
27	N/A	28	GPIO1	105	PEX_RX6	106	GND
29	HDMI_CEC	30	GPIO2	107	GND	108	PEX_TX5#
31	LVDS_L_HPD	32	SMB_DAT	109	PEX_RX5#	110	PEX_TX5
33	LVDS_DDC_DAT	34	SMB_CLK	111	PEX_RX5	112	GND
35	LVDS_DDC_CLK	36	GND	113	GND	114	PEX_TX4#
37	GND	38	OEM0	115	PEX_RX4#	116	PEX_TX4
39	OEM1	40	OEM2	117	PEX_RX4	118	GND
41	OEM3	42	OEM4	119	GND	120	PEX_TX3#
43	OEM5	44	OEM6	121	PEX_RX3#	122	PEX_TX3
45	OEM7	46	GND	123	PEX_RX3	124	GND
47	GND	48	PEX_TX15#	125	GND	126	KEY
49	PEX_RX15#	50	PEX_TX15	127	KEY	128	KEY
51	PEX_RX15	52	GND	129	KEY	130	KEY
53	GND	54	PEX_TX14#	131	KEY	132	KEY
55	PEX_RX14#	56	PEX_TX14	133	GND	134	GND
57	PEX_RX14	58	GND	135	PEX_RX2#	136	PEX_TX2#
59	GND	60	PEX_TX13#	137	PEX_RX2	138	PEX_TX2
61	PEX_RX13#	62	PEX_TX13	139	GND	140	GND
63	PEX_RX13	64	GND	141	PEX_RX1#	142	PEX_TX1#
65	GND	66	PEX_TX12#	143	PEX_RX1	144	PEX_TX1
67	PEX_RX12#	68	PEX_TX12	145	GND	146	GND
69	PEX_RX12	70	GND	147	PEX_RX0#	148	PEX_TX0#
71	GND	72	PEX_TX11#	149	REX_RX0	150	PEX_TX0
73	PEX_RX11#	74	PEX_TX11	151	GND	152	GND

Table 4.2 Connector Pinout(continued)

Pin	Signal Name	Pin	Signal Name
153	PEX_REFCLK#	154	PEX_CLK_REQ#
155	PEX_REFCLK	156	PEX_RST#
157	GND	158	VGA_DDC_DAT
159	JTAG_TDO	160	VGA_DDC_CLK
161	JTAG_TDI	162	VGA_VSYNC
163	JTAG_TCLK	164	VGA_HSYNC
165	JTAG_TMS	166	GND
167	JTAG_TRST#	168	VGA_RED
169	LVDS_UCLK#	170	VGA_GREEN
171	LVDS_UCLK	172	VGA_BLUE
173	GND	174	GND
175	LVDS_UTX3#	176	LVDS_LCLK#
177	LVDS_UTX3	178	LVDS_LCLK
179	GND	180	GND
181	LVDS_UTX2#	182	LVDS_LTX3#
183	LVDS_UTX2	184	LVDS_LTX3
185	GND	186	GND
187	LVDS_UTX1#	188	LVDS_LTX2#
189	LVDS_UTX1	190	LVDS_LTX2
191	GND	192	GND
193	LVDS_UTX0#	194	LVDS_LTX1#
195	LVDS_UTX0	196	LVDS_LTX1
197	GND	198	GND
199	DP_C_L0#	200	LVDS_LTX0#
201	DP_C_L0	202	LVDS_LTX0
203	GND	204	GND
205	DP_C_L1#	206	DP_D_L0#
207	DP_C_L1	208	DP_D_L0
209	GND	210	GND
211	DP_C_L2#	212	DP_D_L1#
213	DP_C_L2	214	DP_D_L1
215	GND	216	GND
217	DP_C_L3#	218	DP_D_L2#

Pin	Signal Name	Pin	Signal Name
219	DP_C_L3	220	DP_D_L2
221	GND	222	GND
223	DP_C_AUX#	224	DP_D_L3#
225	DP_C_AUX	226	DP_D_L3
227	RSVD	228	GND
229	RSVD	230	DP_D_AUX#
231	RSVD	232	DP_D_AUX
233	RSVD	234	DP_C_HPD
235	RSVD	236	DP_D_HPD
237	RSVD	238	RSVD
239	RSVD	240	3V3
241	RSVD	242	3V3
243	RSVD	244	GND
245	RSVD	246	DP_B_L0#
247	RSVD	248	DP_B_L0
249	RSVD	250	GND
251	GND	252	DP_B_L1#
253	DP_A_L0#	254	DP_B_L1
255	DP_A_L0	256	GND
257	GND	258	DP_B_L2#
259	DP_A_L1#	260	DP_B_L2
261	DP_A_L1	262	GND
263	GND	264	DP_B_L3#
265	DP_A_L2#	266	DP_B_L3
267	DP_A_L2	268	GND
269	GND	270	DP_B_AUX#
271	DP_A_L3#	272	DP_B_AUX
273	DP_A_L3	274	DP_B_HPD
275	GND	276	DP_A_HPD
277	DP_A_AUX#	278	3V3
279	DP_A_AUX	280	3V3
281	PRSNT_L#	-	

5.MXM Connector

Figure 5.1 MXM Connector (Card Top)

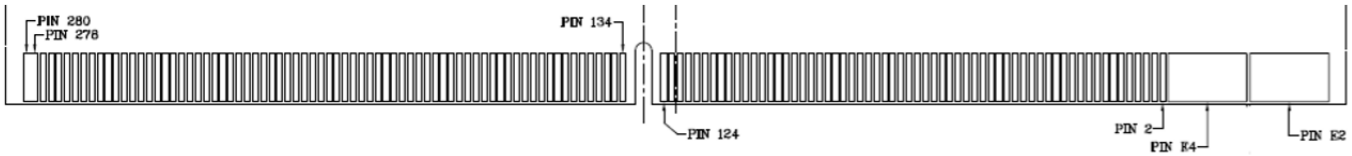
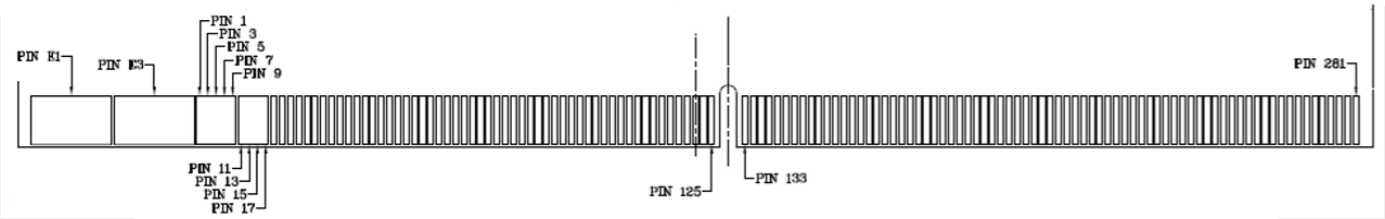


Figure 5.2 MXM Connector (Card Bottom)



6.Power Group

Table 5.1 shows the MXM module power requirements. The voltage tolerances in the table are specified as measured on module edge finger. The system must be able to supply the full specified current on rails(except PWR_SRC) at all times. Th current capability of the PWR_SRC rail must be defined by the system in the MXM system information structure.

Table 6.1 MXM Power Rails

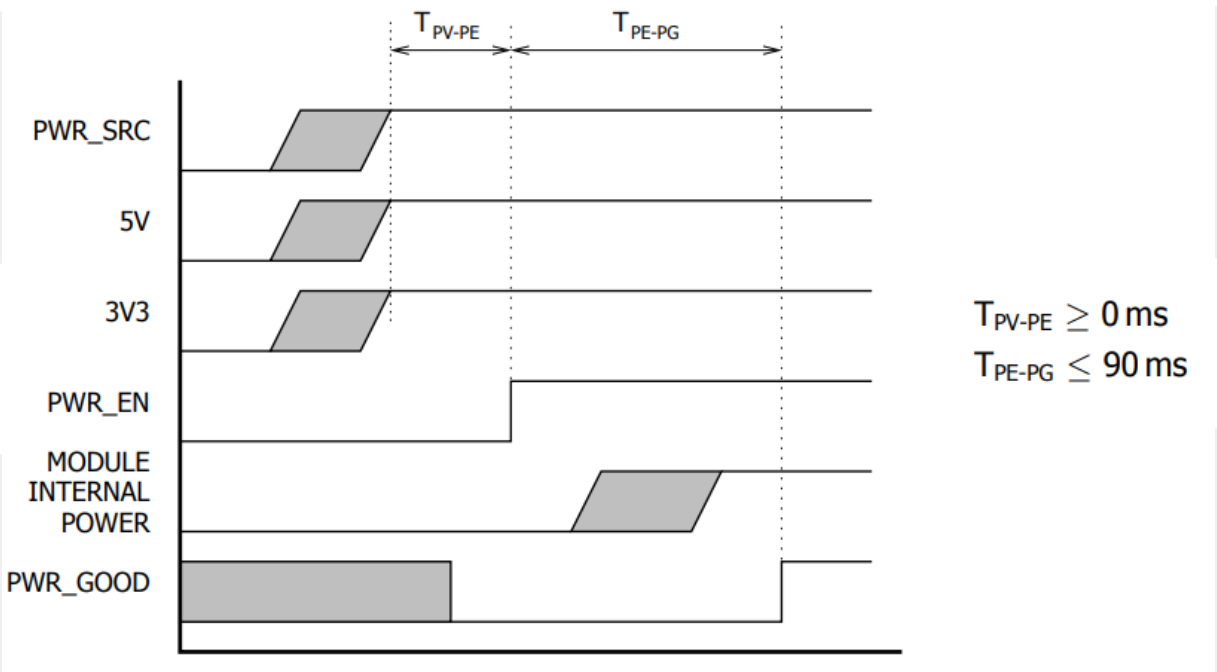
Signal Name	I/O	Type	Impedance	Voltage	Current
PWR_SRC	I	Power	N/A	12-19V	up to 10A
5V	I	Power	N/A	5.0V±6%	2.5A
3.3V	I	Power	N/A	3.3V±6%	2.0A

Note: PWR_SRC voltage range is assumed to be DC or RMS. However under any circumstances the maximum peak voltage shall not exceed 22V and minimum voltage shall not fall below 6.5V.

7.Power Sequencing

There is no power sequencing requirement for the input voltages to the MXM module. However the PWR_EN signal may be asserted only after all power rails are within specified tolerance. The state of PWR_GOOD is undefined until all rails are fully ramped. Refer to Figure 7.1 for details.

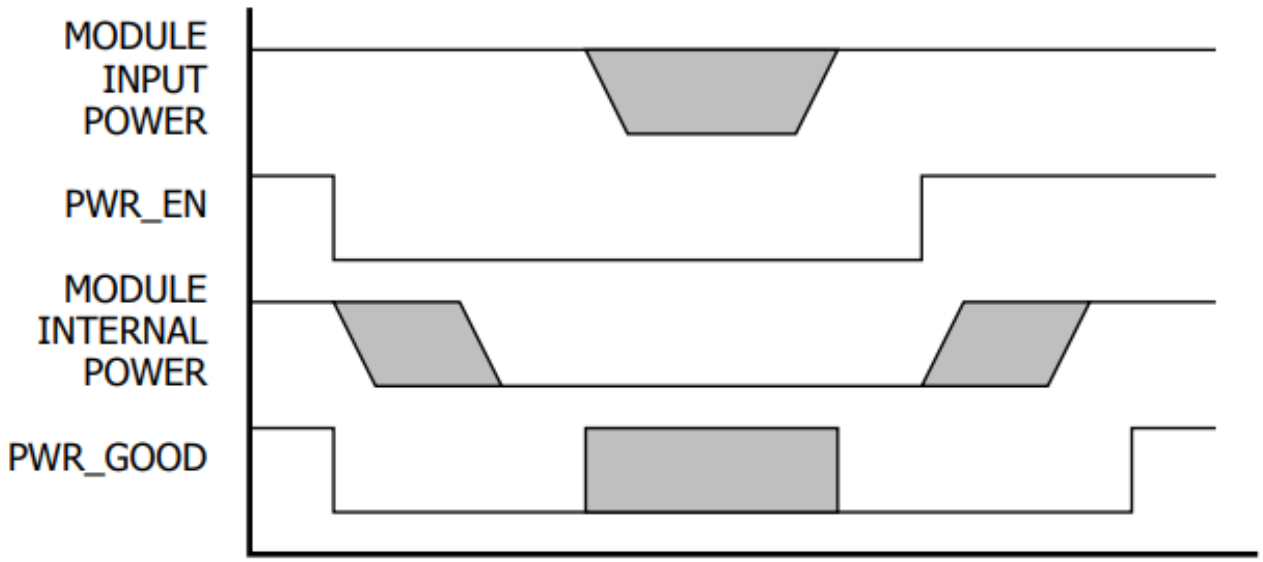
Figure 7.1 Power Sequencing



8.Module Power Down and Power Up

The MXM module may be powered down using the PWR_EN signal. The system designer may choose to shut down or keep the input power while the module is powered down. Refer to Figure 8.1 for details.

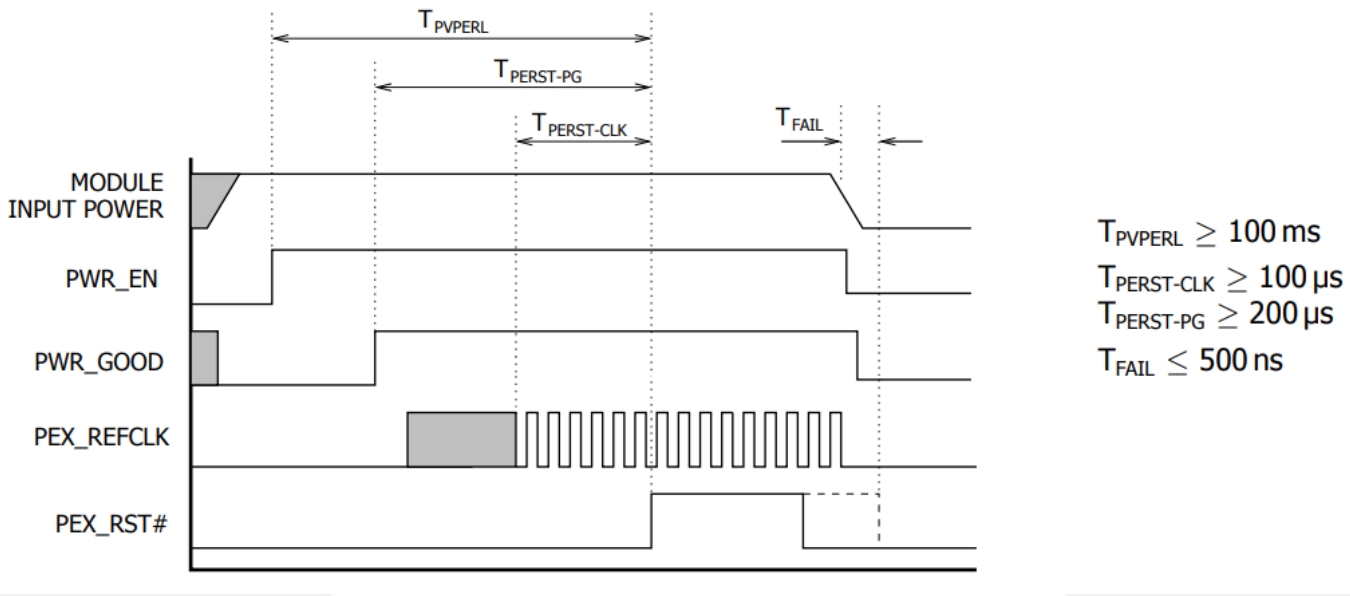
Figure 8.1 Module Power Down



9.Reset Requirements

System reset may be deasserted only after the assertion of the PWR_GOOD signal. Figure 9.1 shows the reset requirements relative to the PWR_EN and PWR_GOOD signals. This sequence must be followed on initial power on, system reset and resume from suspend/hibernate.

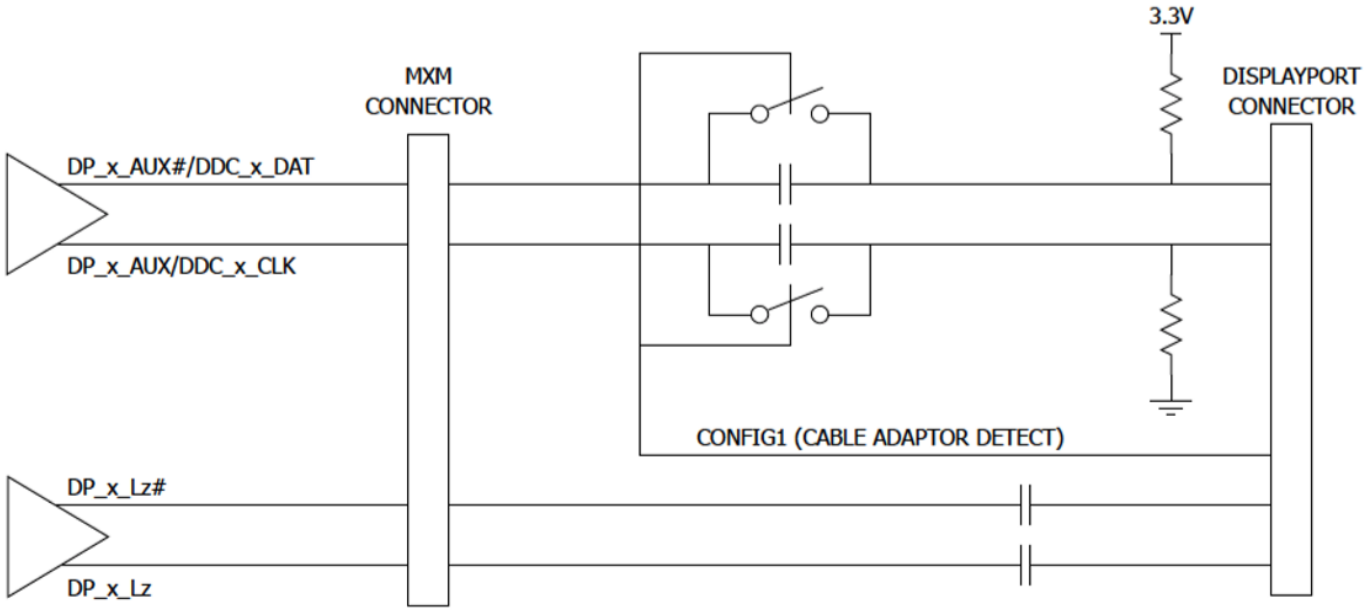
Figure 9.1 Reset Sequencing



10.DisplayPort Interface

DC blocking capacitors of DisplayPort must be placed on the system board. In addition to the MXM implementation of Dual-mode DisplayPort requires the circuit in Figure 10.1 on the AUX lines for proper dongle detection. The HPD signal conditioning must also be placed on the system board.

Figure 10.1 Dual-mode DisplayPort Implementation



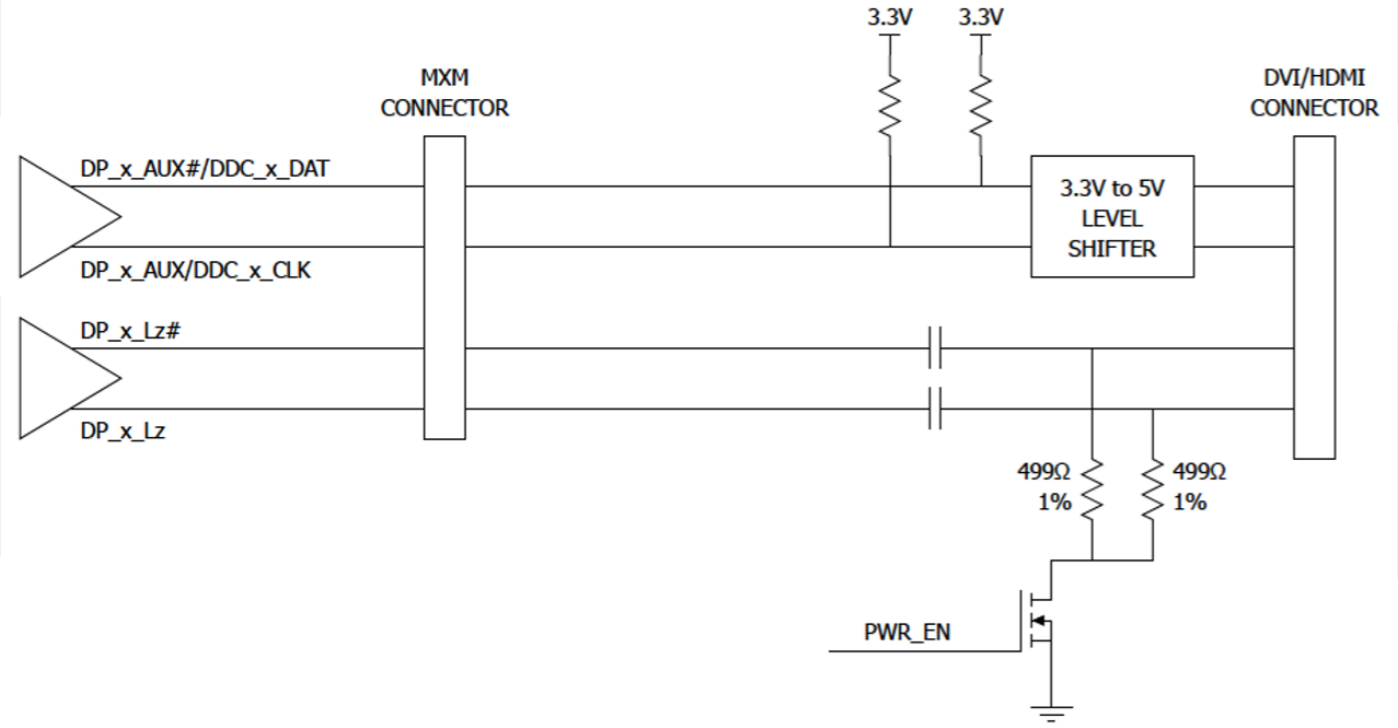
11.DVI/HDMI on DP Interface

Native DVI or HDMI connector support can be implemented using a DisplayPort interface. Additional circuitry is required on the system and the proper signal mapping must be observed. As Figure 11.1 shows, 499Ω 1% pull-down resistors to ground on the DP lane signals must be placed on the con1ector side of AC coupling capacitors gated by a FET to limit the leakage. Additionally level shifting circuits must also be implemented on DDC Data and Clock.
Table 11.1 shows the mapping to connect the signals from the MXM connector to the HDMI/DVI connector.

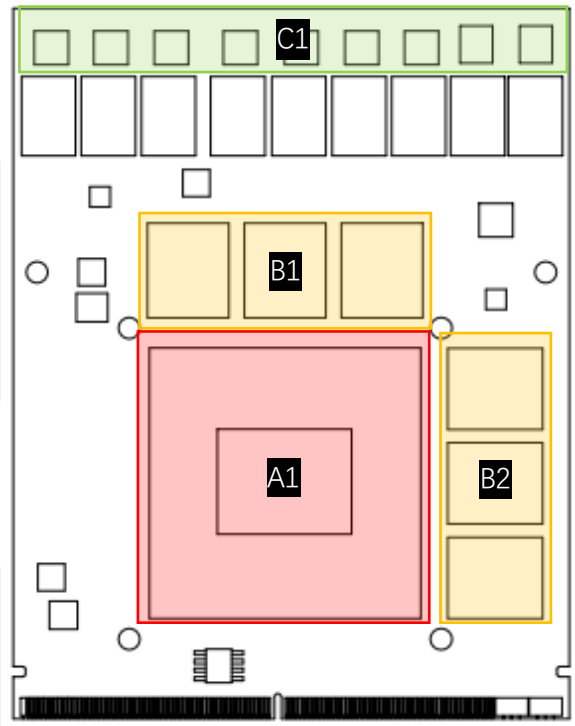
Table 11.1 DisplayPort Multiplexed Signal Definition

Pin Name	DVI/HDMI
DP_xL0 DP_xL0#	TX_x_D2 TX_x_D2#
DP_x_L1 DP_x_L1#	TX_x_D1 TX_x_D1#
DP_x_L2 DP_x_L2#	TX_x_D0 TX_x_D0#
DP_x_L3 DP_x_L3#	TX_x_CLK TX_x_CLK#
DP_x_AUX DP_x_AUX#	DDC_x_CLK DDC_x_DAT

Figure 10.1 DVI/HDMI Implementation Using DP Interface



12.Thermal



Components	Area	TDP	Height
GPU	A1	94W	2.8mm
Memory	B1、B2	2W*3	0.9mm
Mosfet	C1	1W*9	0.75mm

Chipset		Specification
Dimensions		20*15*2.8mm
Stress	Maximum	75PSI
	Normal	30-40PSI

**Thermal Limits Rated: 83.0℃ Max: 90.0℃。*

Cooling Suggestion:

1、显卡建议先固定在散热器上，散热器压铆柱外径为 4mm，M2 的螺柱。
2、散热器的重量要用箱体来支撑固定。
3、显存和 MOS 要加导热垫。

13.Install Video

https://www.douyin.com/user/MS4wLjABAAAAfV567McP9KjHrjFWngJgFG8h7XMSWsqH55hBIryutmg?modal_id=7306824293789207843

1) 作业时请戴好接地良好且紧贴皮肤的静电环或静电手套。
2) 检查各元件有否掉件、撞件等。
3) 金手指有无黏胶、脏污、印痕未清洁干净、氧化、锣槽锣偏。
4) 在 BGA 中间表面涂上适量均匀导热膏(导热系数 5,建议型号：信越 7921-5)，覆盖面积不可少於 BGA 玻璃表面 75%。

注意:
A. 导热膏搅拌后再使用。
B. 导热膏不可粘到其它元器件上。

5) 取散热器，将散热器导热垫上的保护膜撕除干净，导热垫上不能有杂物。
6) 显存及 MOS 位置上不可漏少导热垫。
7) 对准螺丝孔位，使用电批将弹簧螺柱按照对角顺序拧紧到位，不可漏锁螺丝，螺丝不可滑牙。
8) 锁螺丝时，先预锁对角两螺丝 50%，再锁另外两对角完后，依序将四角顺序将螺丝拧紧到位。
9) 检查板卡外观应良好，无变形；显卡芯片及散热器紧密贴合无缝隙。
10) 装配至主板 MXM 插槽时，需斜度 45 度插入安装。
11) 装配在主板上时，检查显卡底部与主板是否有干涉。
12) 板卡板边二个螺丝孔务必支撑在机箱上，防止受力和变形。

14.Driver

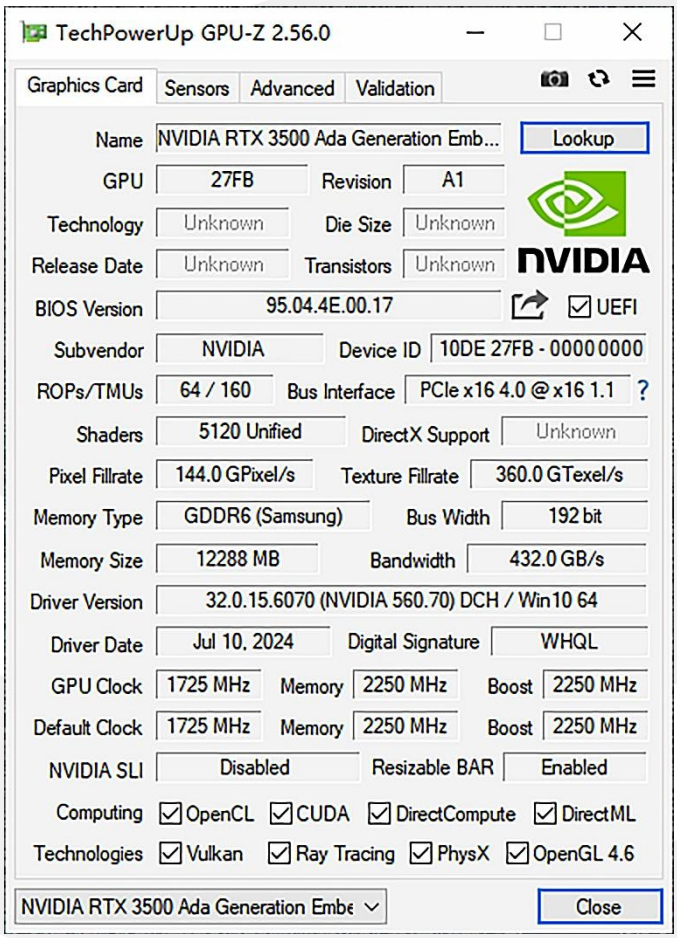
Windows 11: https://www.nvidia.cn/drivers/details/248788/
Windows 10 64bit: https://www.nvidia.cn/drivers/details/248788/
Linux aarch64: https://www.nvidia.cn/drivers/details/247822/
Linux 64bit: https://www.nvidia.cn/drivers/details/247726/
Solaris x86/x64: https://www.nvidia.cn/drivers/details/247758/
FreeBSD x64: https://www.nvidia.cn/drivers/details/247790/

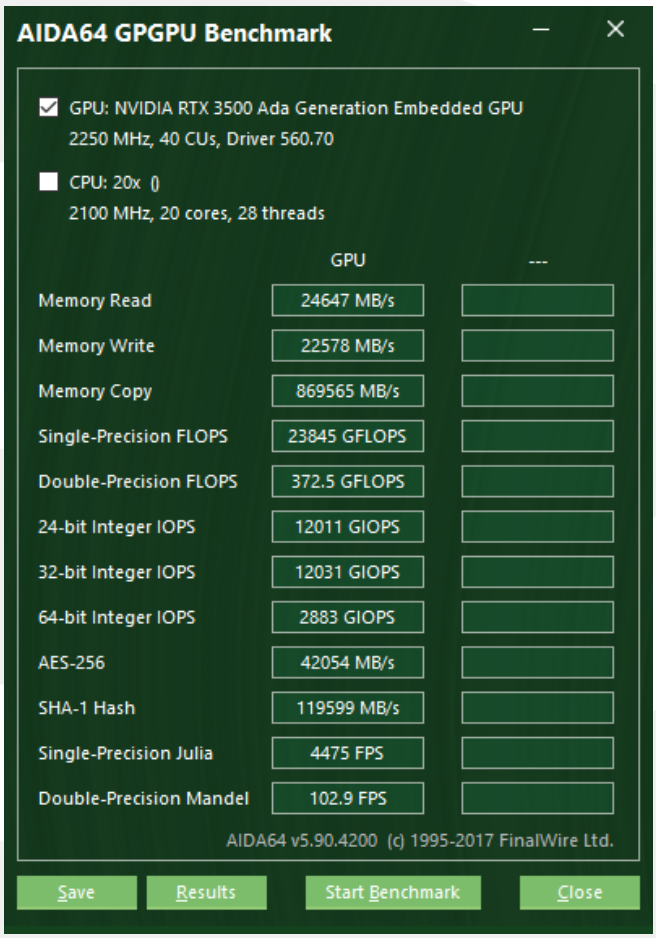
The latest driver or the driver cannot be downloaded here, please log on the official website to download：官方驱动 | NVIDIA

Uninstall Driver Video：https://www.douyin.com/user/MS4wLjABAAAAfV567McP9KjHrjFWngJgFG8h7XMSWsqH55hBIryutmg?modal_id=7321980490926279951

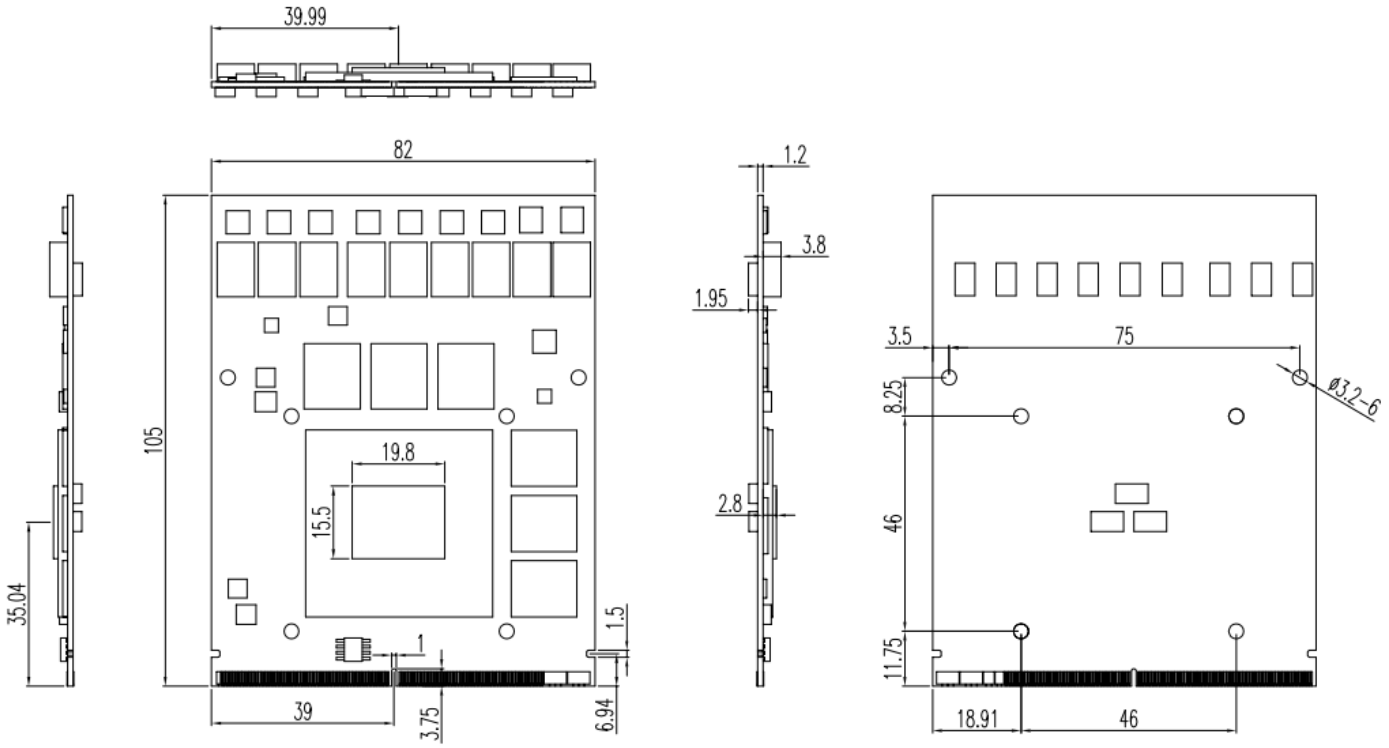
15.Performance

Benchmark	Score
3Dmark13	FS:35988 FSE:16679 FSU:8041
3Dmark11	E51712 P39895 X16077
3Dmark Vantage	118014
Heaven	9112
鲁大师	555880
glmark2	7869
Single-Precision FLOPS(CUDA-Z)	22.6957TFLOPS
Double-Precision FLOPS(CUDA-Z)	350.046GFLOPS



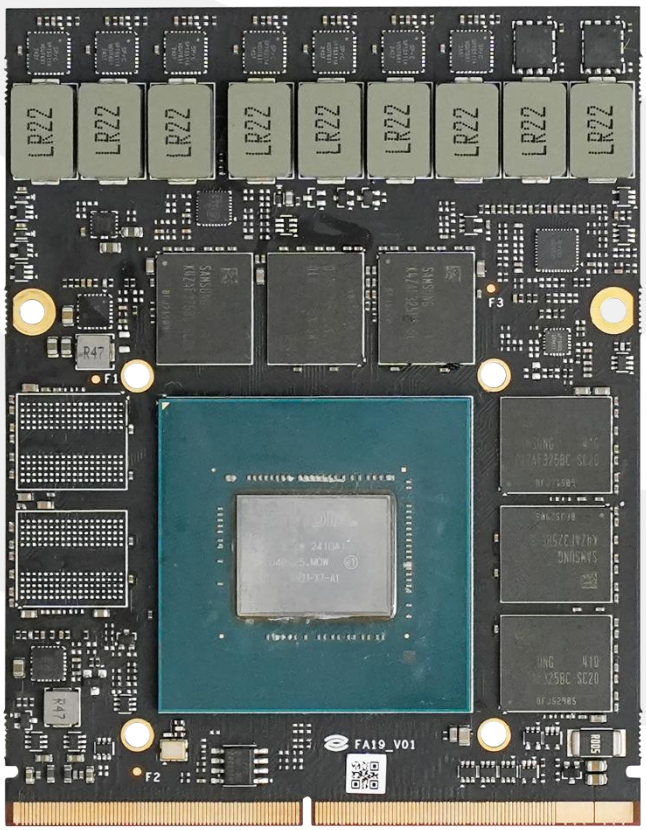


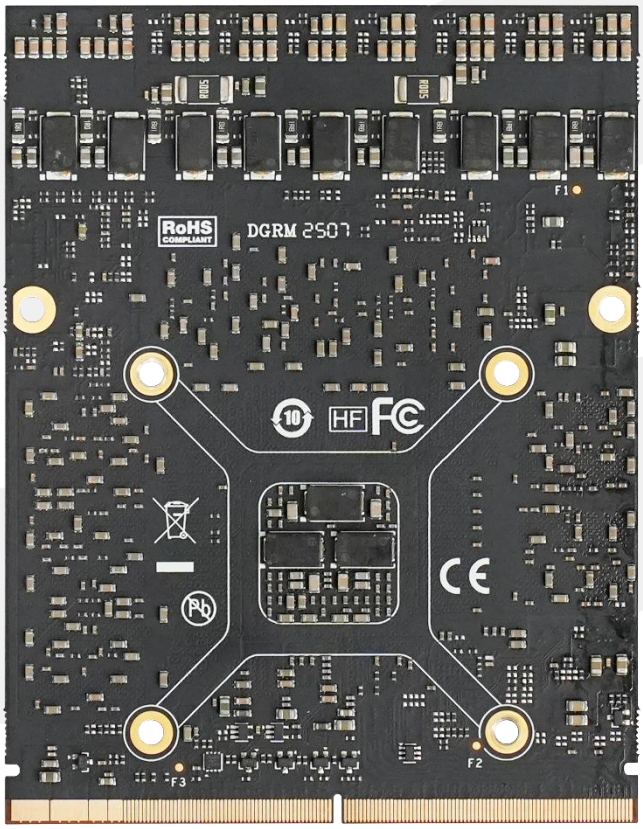
16.Dimensions



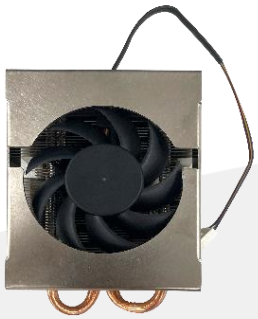
3D File: https://drive.weixin.qq.com/s?k=AAAADgeKABAIRF3NI1

17.Photo





18.Cooling Option





1.ZRT.48-6306-00-A00	
Dimension	112*80*43mm
Rated Speed	4500
Out of Frame Lead Wires	200mm
Connector	4Pin 2.54

3D File: https://drive.weixin.qq.com/s?k=AAAADgeKABACkCpNXZ

19.Question

故障	排除
不开机	1、更改 pgood 信号。(部份主板) 2、确认 PCIe 复位信号。 3、主板 BIOS 更改为 UEFI BIOS。
不显示	**Windows 10：(**需 1809 版本之后) 在主板 BIOS 下，将 CSM 中 CSM Support 设置由 Enabled 更改为 Disabled。
不显示（HDMI 输出）	1、4K 60Hz 显示屏，确认 HDMI 线材是否为 HDMI2.0。 2、将显示器分辨率降为 2K 60Hz。
显卡不工作	量下 3V3/5V/2V/Reset 信号是否有电/短路？若有电，显卡就会工作。
安装 Linux 系统，图形界面异常/无限循环登陆界面，无法登录系统	装驱动的时，加上--no-opengl-files。 (禁用 opengl，若系统上有用到这套组件，将无法使用)
设备管理员出现惊叹号	1、原系统显卡驱动删除干净。(请使用 Display Driver Uninstaller 删除，https://www.wagnardsoft.com/) 2、Windows 10 版本 16299 不支持，需更新至最新版(17763、17134 均可)。 3、确认核显驱动是否已安装。(不需独立显卡显示)
显卡无法辨视	检查 PCIe LANE Numbering Reversal 设置。 主要关注下上电和 PCIe，确认下 1、PCIe 的连接(是否 0-15 反、差分正负反、x16 是否拆分，BIOS 可修改，软硬件要一致)，耦合电容是否少以及容值；协议兼容性(降 Gen1，或用 x1 试试，显卡都能支持 x1) 2、信号质量，100MHz clk(示波器看下抖动，BIOS 是否有展频)，PCIe 的信号质量(看实际距离不长，概率不大，可以 BIOS 调不同的去加重、预加重值试试，能测试眼图最好) 3、上电主要是给显卡的 enable 信号，其他的不影响开机，时序(主板启动比显卡快，BIOS 可以对 reset 信号延时试试)
设备管理器显示设备安装成功，但 GPU-Z 显存容量与主频显示为 0	开机时按 DEL 键进 BIOS 设置中选择 Chipset→System Agent (SA) Configuration→PCI Express Configuration→PCI Express Root Port 中的 ASPM 选着 Disabled (注：PCI Express Root port 所有选项中的 ASPM 都选着 Disabled.)

故障	排除
控制面板无法正常开启	仅可在独显显示时，才能正常开启；若使用集显显示，将无法正常开启。
X86 在中标麒麟系统下，显卡驱动后集显输出不能进系统	将 xorg.conf 文件内容清空。
银河麒麟系统自带的显卡驱动与显卡不兼容	先删除银河麒麟系统自带的显卡驱动，然后再安装显卡驱动。 *删除指令 *sudo apt-get remove nvidia**
Win11 系统下安装驱动会报缺少 clb.dll 文件	clb.dll 档案拷贝放到 Win11 系统对应目录下(如下)→重启系统→再安装显卡驱动。 C:\windows\SysWOW64 --(32bit) C:\Windows\WinSxS\wow64_microsoft-windows-registry-editor_31bf3856ad364e35_10.0.19041.746_none_dc7caa836f08ad57 --(32bit) C:\windows\system32 --(64bit) C:\Windows\WinSxS\amd64_microsoft-windows-registry-editor_31bf3856ad364e35_10.0.19041.746_none_d22800313aa7eb5c --(64bit)
系统下通过命令行读取温度	nvidia-smi --query-gpu=temperature.gpu --format=csv,noheader

20.Part Number

Model	Part Number	Specification
MMR3500B6-12G V2	8.ZRT.80-8405-04-LEE	FA19 RTX3500m 12G 192bit GDDR6 4DP MXM Type B 115W 带散热器(48-6306-02)-工包三十入
MMR3500B6-12G V2(-20)	8.ZRT.80-8405-06-LEE	FA19 RTX3500m 12G 192bit GDDR6 4DP MXM Type B 115W -20 度-ZRT 彩包三十入

21.Label



深圳智锐通科技有限公司
Shenzhen Zrt Co., Ltd.

智锐通公众号 & 智锐通抖音号

集团总部：深圳市宝安区碧桂园凤凰智谷A栋21楼
南京分公司：南京市江宁区万科都荟天地B2栋7楼
400-838-6869

2026版 所有规格如有变更，恕不另行通知。此信息仅供参考，且本公司保留解释权。